

# Estructura de Computadores: Problemas y soluciones. Fe de erratas

Junio 2002

A continuación se expone una relación de erratas encontradas en el libro:

“Estructura de Computadores: Problemas y soluciones”.

M.Isabel García Clemente y otros.

1ª Edición. Ed. RAMA. ISBN: 84-7897-383-4. 1999.

## Capítulo 1: Aritmética del Computador

En la página 21, la línea:

Redondeo forzando el último bit a 1: ,FFBDBF ·16<sup>54</sup>

debe sustituirse por:

Redondeo forzando el último bit a 1: ,FFBDBD ·16<sup>54</sup>

## Capítulo 5: Sistema de Entrada/Salida

En la página 139, la línea:

$$t = 32,768ms + 200ns + 16\mu s + 200ns + 4.000ns + 100ns = 32,7885ms$$

debe sustituirse por:

$$t = \mathbf{32,768ms + 200ns + 4.000ns + 100ns = 32,772ms}$$

En la página 169, la línea:

$$\text{Tiempo entre interrupciones} = \frac{4\text{bytes/interrupcion}}{10^7\text{bytes/s}} = 4\mu s$$

debe sustituirse por:

$$\text{Tiempo entre interrupciones} = \frac{\mathbf{4\text{bytes/interrupcion}}}{\mathbf{10^6\text{bytes/s}}} = \mathbf{4\mu s}$$

## Capítulo 8: Aumento de Prestaciones

En la página 278 la instrucción (5) del programa resultado del apartado 2 es:

(5) bucle: LD R1, [R1]

debe sustituirse por:

**(5) bucle: LD R1, [R11]**

En la página 289 la instrucción del programa resultado del apartado 2 es:

FMUL R3, R3, R5

debe sustituirse por:

**FMUL R5, R3, R5**

En la página 290 la primera instrucción es:

FADD R1, R1, R3

debe sustituirse por:

**FADD R1, R1, R5**